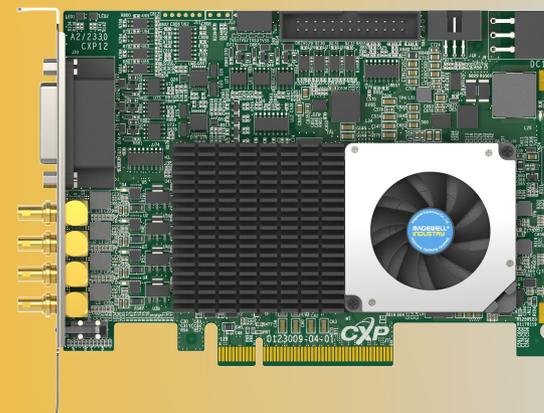


ソフトウェア	Magewell Flex I/O Viewer: 様々なCXP産業用カメラに対応、設定パラメータとプレビューをサポート
開発インターフェイス	<ul style="list-style-type: none"> GenTL Producer、GenICamをサポート、Halcon、MVSなど多くのソフトウェアに対応
プログラミング言語	<ul style="list-style-type: none"> C/C++の二次開発サンプルソースコードを提供
Windows	<ul style="list-style-type: none"> Windows 10/11/Server 2019(x64)
その他の機能	<ul style="list-style-type: none"> IO インターフェイスを通じてカードを連結し、マルチカード同期トリガーキャプチャをサポート
寸法	<ul style="list-style-type: none"> 144.8mm x 104.9mm
ファン	<ul style="list-style-type: none"> FPGA の温度とファン速度情報を報告、手動でファン速度を設定可能
電源消費	<ul style="list-style-type: none"> キャプチャーカードはPCIe +12Vで給電、カード全体の消費電力はファームウェアによって異なり、典型的な消費電力は ≤20W
作業環境	<ul style="list-style-type: none"> 動作温度: -10~50°C 保存温度: -15~85°C 相対湿度: 10%~90% (結露なし)



MAGEWELL[®]
INDUSTRY



Flex I/O Quad CXP-12 Enhanced

製品の特長

- 最大 4 台カメラを接続可能
- CoaXPress 1.1/2.0 プロトコル標準をサポート
- 最大12.5 GbpsのCXP-12レートに完全対応し、4つのCXP-12接続で、最大5000MB/sカメラ伝送帯域幅をサポート
- フルハイトPCIeカードで、PCIe Gen 3 x8インターフェイスを搭載し、最大6700MB/sバス帯域幅をサポート
- Magewell Flex I/O Viewerクライアント、様々なCXP産業用カメラに対応、設定とプレビューをサポート
- Magewell Flex DMA PCIe トランスファーエンジンは、フレームキャプチャと伝送をハードウェアで完全に処理し、CPUを占有しない
- 産業用カメラケーブルの乱序接続をサポート
- GenTL Producer、GenICamアプリケーションプログラミングインターフェイスをサポート
- FPGA Development Kit (FDK) を提供、ユーザーがカスタムアルゴリズムや機能を追加できるように支援する

AIC-VISION

エーアイシービジョン

AIC-VISION株式会社

www.aic-vision.com

〒222 - 0033

神奈川県横浜市港北区新横浜2 - 14 - 8オフィス新横浜606

T:045-478-6430 / F:045-478-6431 E:magewell@aic-vision.com

Nanjing Magewell Electronics Co., Ltd.

sales@magewell-industry.com

marketing@magewell-industry.com

www.magewell-industry.com

仕様とスペック

CXPインターフェイス	<ul style="list-style-type: none"> 4* 75オーム Micro-BNC PoCXP をサポート、各チャンネルが16Wの給電が可能、最大供給電力は 64W 1.25、2.5、3.125、5、6.25、10、12.5Gbpsのレートをサポート
カメラサポート	<ul style="list-style-type: none"> 面スキャンカメラ、ラインスキャンカメラをサポート 白黒カメラ、カラーカメラ (YCbCr、YUV、RGBおよびBayer CFA) をサポート Tapサポート 1X-1Y、1X-1Y2、1X-2YE
ファームウェアタイプ	<ul style="list-style-type: none"> 4カメラファームウェア： <ul style="list-style-type: none"> AAAA モードでは、Aチャンネルに1台の1、2、4リンクカメラを接続可能 AABB モードでは、ABチャンネルに1台の1、2リンクカメラを接続可能 AABC モードでは、Aチャンネルに1台の1、2リンクカメラ、BCチャンネルに1リンクカメラを接続可能 ABCD モードでは、ABCDチャンネルに1リンクカメラを接続可能 リンクの乱序接続をサポート Bayer2RGB 機能をサポート
画像処理機能	<ul style="list-style-type: none"> データのリトルエンディアン変換 10-/12-/14ビットのデータを16ビットに拡張、ハイビット、ロービットの拡張が選択可能 Bayer CFAからRGBへの変換 (3x3線形補間アルゴリズムを使用) *注: Bayer CFAからRGBへの変換は、最大32768Bytesをサポート
LED インジケータ	<ul style="list-style-type: none"> 4つのフルカラーLED、CXP規格に従って対応する Micro-BNC インターフェイスの状態を表示

FDK サポート	<ul style="list-style-type: none"> FPGA 二次開発プロジェクトFDK (FPGA Development Kit) をユーザーに提供可能 シングルカメラファームウェアに基づいて開発され、インターフェイスは AXI 標準インターフェイスを採用 FPGA モデル: Xilinx Kintex® UltraScale™ XCKU035 99% DSP、75% FF、68% LUT、73% BRAM リソースが利用可能
フレームバッファ	<ul style="list-style-type: none"> 4枚の4Gb DDR4-2400フレームバッファ (2GB)
PCIe インターフェイス	<ul style="list-style-type: none"> PCIe Gen 3 x8で、下位互換でPCIe Gen 2/1およびx4、x2、x1に対応
パネル I/O	<ul style="list-style-type: none"> 4* 75オーム Micro-BNC 1* DB26メスコネクター <ul style="list-style-type: none"> 4つの差分光アイソレーション入力 4つの差分高速入力 3つの差分光アイソレーション出力 2つの双方向 TTL/LVTTL シングルエンドインターフェイス 12VとGND
PCB ボード上の I/O	<ul style="list-style-type: none"> 1* 2x13 2.54mmピッチのコネクター <ul style="list-style-type: none"> 4つの差分光アイソレーション入力 4つの差分高速入力 3つの差分光アイソレーション出力 2つの双方向TTL/LVTTLシングルエンドインターフェイス 1* 2x3 2.54mmピッチのコネクター、4つのマルチカード同期インターフェイスを含む
PoCXP 電源入力	<ul style="list-style-type: none"> 12V 6ピンPEG補助電源インターフェイスを使用して給電する必要がある